

プレスリリース

2015年9月28日
メガシス株式会社

Lattice Semiconductor 社製 iCE40 シリーズ FPGA 開発ボード「MS91501BD」発売

メガシス株式会社（本社：山梨県韮崎市富士見3-16-37、代表：松崎有一、資本金：1,100万円）はこのたび Lattice Semiconductor 社製 iCE40 シリーズ FPGA を搭載した FPGA 開発ボード「MS91501BD」を開発し、2015年11月初旬より発売いたします。

また、発売に先立ち10月1日より販売予約の受け付けを開始します。

「MS91501BD」ボードには Lattice Semiconductor 社製 iCE40 シリーズ LP4K FPGA、電源回路、クロック用発信器、コンフィグレーション用回路、コンフィグレーション用 ROM が装備され、すぐに開発が始められる FPGA 開発ボードとなっています。

また「MS91501BD」ボードは、iCE40LP シリーズに特有の3種のコンフィグレーション動作モードがサポートされ FPGA 開発業務に大変使いやすいボードとなっています。

■「MS91501BD」製品データ

製品名 : FPGA 開発ボード「MS91501BD」
搭載FPGA : iCE40 LP4KCM81 (Lattice Semiconductor 社製)
サイズ : 40mm×60mm
単価 : 10,200円(税別)
販売予約開始日 : 2015年10月1日
発売予定日 : 2015年11月初旬
販売元 : メガシス株式会社
販売URL : <http://www.shokokai.or.jp/19/192071S0101/index.htm>

■企業データ

名称 : メガシス株式会社
設立年月日 : 1988年2月5日
代表者 : 松崎有一
所在地 : 〒407-0014 山梨県韮崎市富士見3-16-37
TEL : 0551-23-0575
FAX : 0551-23-0576
事業内容 : LSI,FPGA の開発設計業務、LSI,FPGA の評価用ボードの開発設計業務、LSI および関連製品の企画、開発、販売
URL : <http://www.megasys.co.jp>

